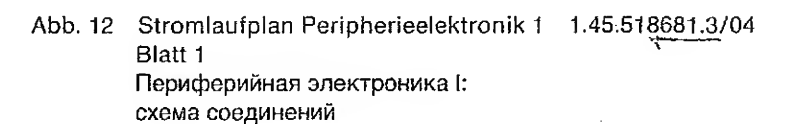
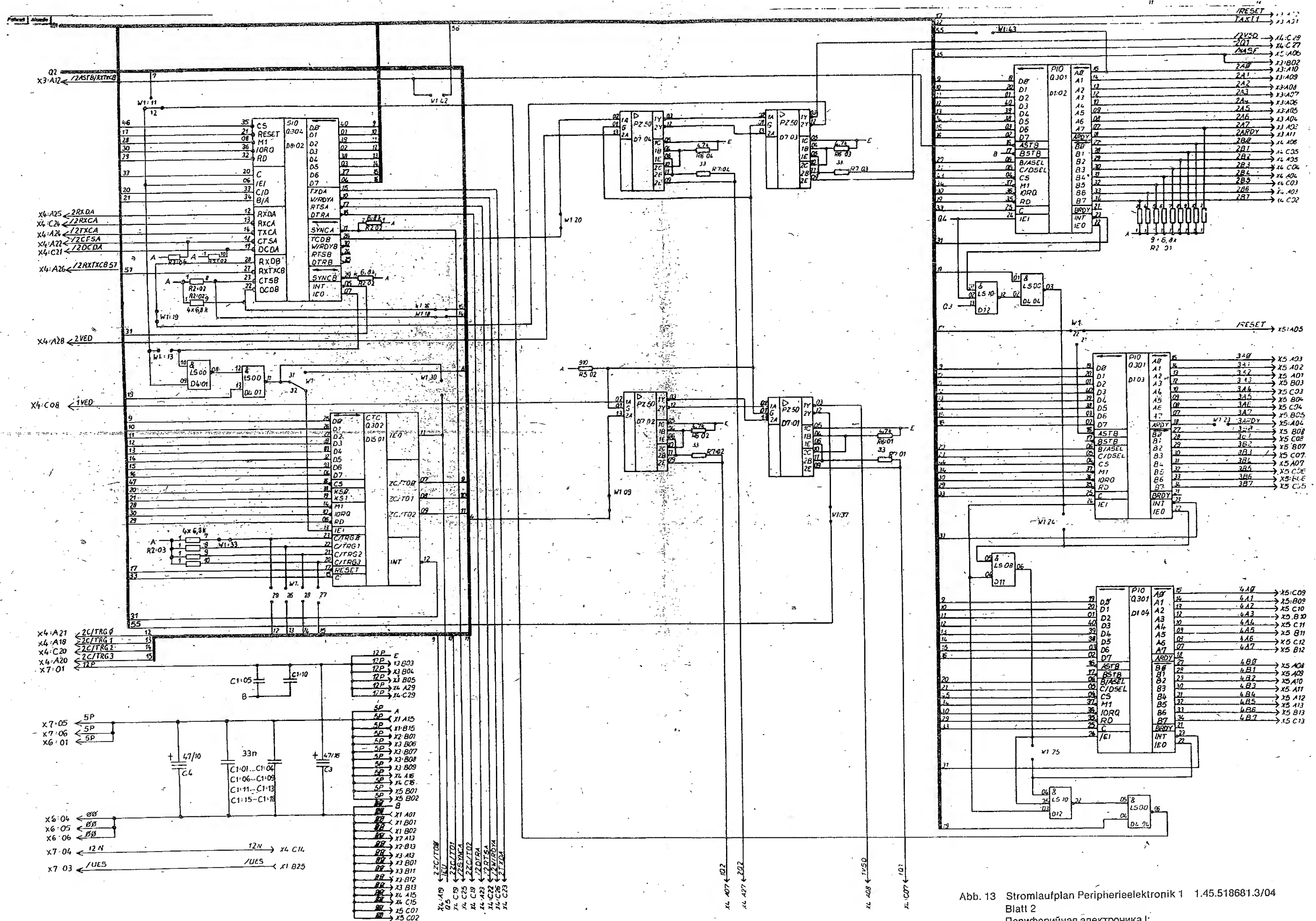


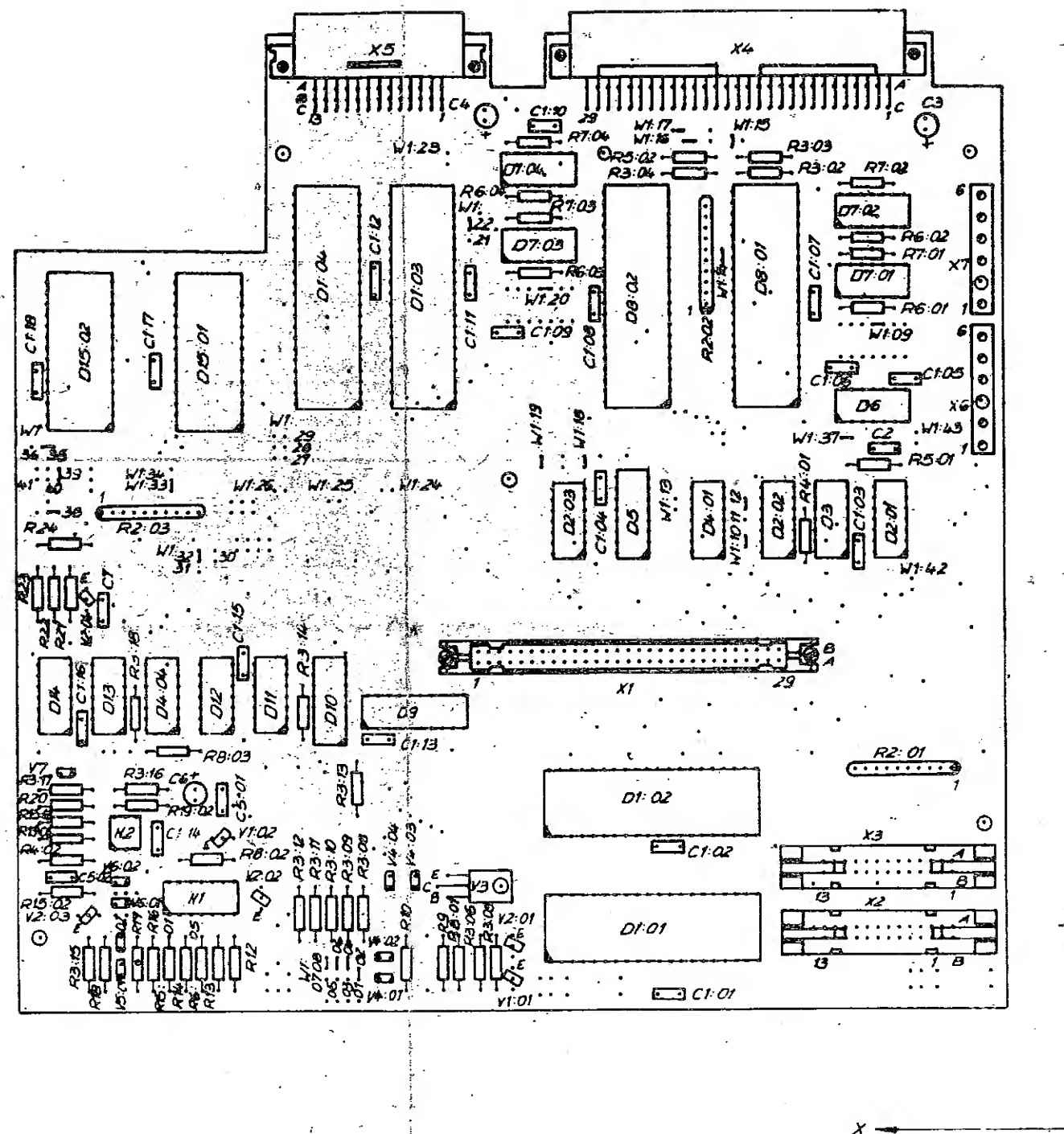
Stand	0	1	2	3	4
D5 01	U2764 C45 Y700				
	Prüfsumme	18 15			
D5 03	U2764 C45 Y701				
	Prüfsumme	39 D9			
D5 04	U2764 C45 Y702				
	Prüfsumme	AC 28			

Prüfsumme mit Programmtest

Abb. 11 Belegungsplan Steuer Elektronik 3 1.45.518673.3/09
Управляющая электроника 3:
схема расположения элементов







Oberfläche schutzlackiert

Abb. 14 Belegungsplan Peripherieelektronik 1 1.45.518861.3/09
Периферийная электроника I:
схема расположения элементов